

در این پایان نامه به پیاده سازی یک شبکه نورونی اسپایکینگ بر روی تراشه‌ی ZYNQ پرداخته شده است. تراشه‌ای تمام برنامه پذیر از شرکت Xilinx می‌باشد که در آن پردازنده‌ی ARM در کنار یک FPGA سری 7 شرکت XILINX قرار داده شده است. هدف از این تحقیق، شبیه سازی نزدیک به واقع یک شبکه نورونی با استفاده از قابلیت‌های تراشه‌ی ZYNQ می‌باشد. علاوه بر این سعی شده است تا با بکارگیری تکنیک‌های محاسبات تقریبی طراحی ای بهینه و کم مصرف ارائه گردد.