

حجم زیادی از کاربرد امروزه توانایی تحمل محاسبات غیردقیق را دارند، از این رو طراحان برای بدست آوردن طراحی‌هایی با مساحت، تاخیر و توان مصرفی کمتر می‌توانند دقت محاسبه خروجی را کم کنند. در این پایان‌نامه روشی خودکار برای طراحی مدارهای محاسباتی تقریبی ارائه شده است که با آن می‌توان با مشخص نمودن میزان دقت خروجی، مدار محاسباتی کوچکتر، سریع‌تر و با مصرف توان کمتری طراحی نمود.